

各 位

2015年高速信号処理応用技術学会研究会投稿案内

前略

すでに、各企業、研究所、大学におかれましては、信号処理理論の開発、ハード、ソフトの開発、さらには、この技術を必要とする製品や装置に応用していると思います。本学会研究会では、高速信号処理の応用技術の情報交換の場とし、研究発表を通じ有意義な討論を十分に行うことを目的としております。

発表形式、発表時間は他学会と異なり、研究の完成度により選択でき、完成度の高い研究は論文・事例論文（6～8ページ、発表時間最大30分）として扱うことができます。また、他学会と同様に1，2ページも発表可能です。

下記の要領にて研究会の投稿を募集いたしますので、別紙の研究発表申込書に必要事項をご記入の上、お申込下さいませようお願い申し上げます。

早々

記**開催期日** 2015年8月26日（水）**会 場** 東京都市大学 世田谷キャンパス

〒158-8557 東京都世田谷区玉堤1-28-1

<http://www.tcu.ac.jp/access/index.html#a1>**発表内容** チュートリアル・論文・資料

(1) プログラマブルDSPの紹介

(2) 信号処理技術とその応用研究紹介

(3) DSP応用技術の研究紹介と事例論文報告

(4) 学生教育の事例報告

発表形式 1、2頁 : 開発研究の成果、紹介

6～8頁 : 完成度が高く投稿可能な論文、事例論文

原 稿 A4版 26文字×45行2段組（フォーマット下記参照）

発表後、論文の内容によっては、査読を経て論文、事例論文として扱い、年1回発行される学会誌に掲載する。

申込締切 2015年6月12日（金）E-mail:info@sspatj.jp**原稿締切** 2015年7月 3日（金）E-mail:info@sspatj.jp

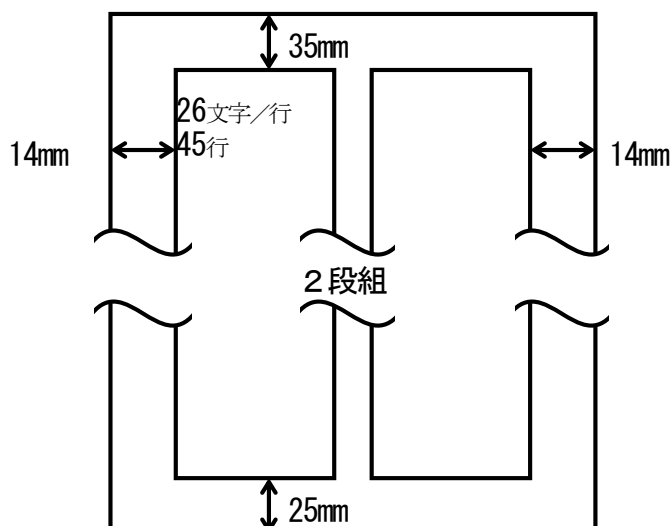
プログラムはホームページに掲載すると共に別送する。

投稿料 研究発表申込書（別紙）参照**申込・問合せ先** 高速信号処理応用技術学会事務局

〒252-0141 神奈川県相模原市緑区相原3-7-29

TEL:090-4628-3886 FAX:044-811-2683 E-mail:info@sspatj.jp

<投稿フォーマット>
A4版



*タイトル : 14ポイント

執筆者・所属 : 12ポイント

日本語で1段組 センタリング
してください。

本文(10ポイント位)は2段組